

Coloquio Integrador 66.01 - Técnica Digital - Tema C

- 1) ¿Cómo se define el Fan Out de una familia lógica?
- 2) a) Hallar la tabla de transiciones y la ecuación característica del FF AB dado más abajo.  
b) Obtener el FF AB dado a partir de un FF JK.

A	B	$Q_{n+1}$
0	0	$Q_n$
0	1	0
1	0	not $Q_n$
1	1	1

- 3) Utilizando FF JK diseñar un contador síncrono que cuente en el código **BCD Gray**. Considerar que **NO** hay ruidos que puedan alterar la cuenta.
- 4) Utilizando FF D conectados como Registro de Desplazamiento, implementar un contador en anillo de 4 bits que cuente con 2 unos y 2 ceros. Asegurar que la secuencia se inicie en el estado 0011. Realizar el diagrama de estados **completo**.